

**Proyecto/Guía docente de la asignatura**

Asignatura	DISEÑO DE CIRCUITOS INTEGRADOS PARA COMUNICACIONES		
Materia	ELECTRÓNICA PARA TELECOMUNICACIONES		
Módulo	MATERIAS ESPECÍFICAS DE TECNOLOGÍAS DE TELECOMUNICACIÓN		
Titulación	GRADO EN INGENIERÍA DE TECNOLOGÍAS DE TELECOMUNICACIÓN		
Plan	460	Código	45037
Periodo de impartición	1 ^{er} . CUATRIMESTRE	Tipo/Carácter	OPTATIVA
Nivel/Ciclo	GRADO	Curso	4º
Créditos ECTS	6 ECTS		
Lengua en que se imparte	CASTELLANO		
Profesor/es responsable/s	Helena Castán Lanaspa		
Datos de contacto (E-mail, teléfono...)	Despacho 1D049, e-mail: helena.castan@uva.es , teléfono: 983423664		
Departamento	Electricidad y Electrónica		
Fecha de revisión por el Comité de Título	27 de julio de 2025		

1. Situación / Sentido de la Asignatura

1.1 Contextualización

El diseño de circuitos integrados para comunicaciones es un tema de crucial importancia en la sociedad actual, cuya base tecnológica se sustenta, en gran medida, en los circuitos integrados basados en transistores MOSFET de silicio. Desde que a comienzos de la década de los 70 del siglo XX se fabricaron los primeros circuitos lógicos con tecnología CMOS, el diseño de circuitos integrados ha experimentado un vertiginoso e imparable avance, afrontando retos cada vez más complejos que hacen imprescindible su continuo estudio e innovación.

La asignatura que aquí se presenta aborda aspectos cruciales del diseño microelectrónico: efectos parásitos, limitaciones tecnológicas, interconexiones y encapsulado, y subsistemas integrados, atendiendo especialmente al estado del arte y a la búsqueda de nuevas fronteras. Así mismo, el alumnado deberá adquirir unos conocimientos sobre el diseño de circuitos ampliamente utilizados en las comunicaciones, como pueden ser los filtros o los circuitos encargados de la conversión analógico-digital, haciendo especial énfasis en la problemática de la integración de componentes pasivos. Se persigue igualmente familiarizar al alumnado con las herramientas y metodologías propias del diseño de este tipo de circuitos.

1.2 Relación con otras materias

La asignatura optativa “Diseño de circuitos integrados para comunicaciones” se enmarca dentro de la materia “Electrónica para Telecomunicaciones”, perteneciente al Bloque de Materias Específicas de Tecnologías de Telecomunicación, que abarcan el *front-end* analógico de los sistemas de comunicaciones, con las cuales mantiene una estrecha relación y comparte una concepción común.

Esta asignatura entronca con las que constituyen las materias “Electrónica Digital” y “Electrónica Analógica”, de las que se nutre. Es de especial relevancia el conocimiento de los principios de funcionamiento y de los aspectos tecnológicos de los dispositivos electrónicos, en particular del transistor MOSFET, que es proporcionado por la asignatura “Fundamentos de Electrónica”.

1.3 Prerrequisitos

No existen condiciones previas excluyentes para cursar esta asignatura, aunque sí recomendaciones lógicas que el alumno debería tener en cuenta. Los conceptos previos básicos son los estudiados en las materias básicas de Telecomunicaciones “Electrónica Analógica” y “Electrónica Digital”.

2. Competencias

2.1 Generales

Código	Descripción
GC1	Capacidad de organización, planificación y gestión del tiempo.
GC2	Capacidad para comunicar, tanto por escrito como de forma oral, conocimientos, procedimientos, resultados e ideas relacionadas
GBE3	Capacidad para resolver problemas con iniciativa, creatividad y razonamiento crítico.
GBE5	Capacidad para elaborar informes basados en el análisis crítico de la bibliografía técnica y de la realidad en el campo de su especialidad.
GE3	Capacidad para desarrollar metodologías y destrezas de aprendizaje autónomo eficiente para la adaptación y actualización de nuevos conocimientos y avances científicos.

2.2 Específicas

Código	Descripción
SE5	Capacidad de diseñar circuitos de electrónica analógica y digital, de conversión analógico-digital y digital-analógica, de radiofrecuencia, de alimentación y conversión de energía eléctrica para aplicaciones de telecomunicaciones y computación.

3. Objetivos

Al finalizar la asignatura el alumno deberá ser capaz de:

- Conocer los principios básicos del diseño de circuitos integrados.
- Estudiar y analizar los bloques elementales de los circuitos y sistemas electrónicos.
- Estimar el impacto que los efectos reales de los dispositivos, de las interconexiones y del encapsulado, pueden tener en las características de los circuitos, con énfasis en los efectos parásitos y las limitaciones tecnológicas a ellos asociadas.
- Conocer el funcionamiento de los filtros analógicos, de los circuitos basados en capacidades conmutadas, y de los subsistemas integrados dedicados a la conversión analógico/digital.
- Conocer las herramientas de diseño, simulación y verificación de circuitos y sistemas electrónicos.
- Encontrar y analizar información técnica y realizar informes técnicos con dicha información.



4. Contenidos y/o bloques temáticos

Bloque único: “DISEÑO DE CIRCUITOS INTEGRADOS PARA COMUNICACIONES”

Carga de trabajo en créditos ECTS: 6

a. Contextualización y justificación

Véase apartado 1.1. Esta asignatura consta de un único bloque y por tanto no es necesario su contextualización y justificación dentro de la asignatura.

b. Objetivos de aprendizaje

Véase apartado 3. Esta asignatura consta de un único bloque que comprende, por tanto, objetivos de aprendizaje de la asignatura completa.

c. Contenidos

Tema 1.- Principios básicos del diseño de circuitos integrados

- 1.1.- Dispositivo básico: el transistor MOSFET
- 1.2.- El inversor CMOS
- 1.3.- Tecnología de fabricación de circuitos integrados
- 1.4.- Subsistemas integrados CMOS
- 1.5.- Reglas de diseño y generación de *layouts*
- 1.6.- Integración de elementos pasivos

Tema 2.- Interconexiones y encapsulado

- 2.1.- Efectos parásitos asociados a las interconexiones
- 2.2.- Tecnologías de encapsulado
- 2.3.- Pads de entrada / salida

Tema 3.- Impacto de los efectos parásitos en la respuesta temporal

- 3.1.- Lógica secuencial estática y dinámica
- 3.1.- Retardo de la señal de reloj en sistemas síncronos
- 3.2.- Diseño de circuitos auto-temporizados
- 3.3.- Sincronizadores y árbitros

Tema 4.- Subsistemas mixtos

- 4.1.- Diseño de filtros analógicos y digitales
- 4.2.- Circuitos de capacidades conmutadas
- 4.3.- Filtros de capacidades conmutadas
- 4.4.- Convertidores analógico/digital y digital/analógico

Prácticas de laboratorio

- Se estudiarán distintos casos prácticos de los temas estudiados en teoría, utilizando herramientas de captura, simulación, verificación y síntesis.

d. Métodos docentes

- Clase magistral participativa
- Aprendizaje basado en resolución de casos prácticos

e. Plan de trabajo

Se entregará al comienzo de la asignatura.

f. Evaluación

La evaluación de la adquisición de competencias se basará en:

- Valoración del trabajo realizado en el laboratorio.
- Prueba escrita al final del cuatrimestre.

g Material docente

g.1 Bibliografía básica

- Neil Weste and David Harris. CMOS VLSI Design: A Circuits and Systems Perspective. Addison-Wesley Publishing Company. 4th Edition. 2010.
- Jan M. Rabaey, A. Chandrakasan and B. Nikolic. "Digital Integrated Circuits. A Design Perspective". Prentice Hall Electronics and VLSI Series, Charles G. Sodini, Series Editor. Second Edition. 2003.
- R. Jacob Baker. "CMOS: Circuit Design, Layout, and Simulation". Wiley-IEEE Press. 3rd Edition. 2010.

g.2 Bibliografía complementaria

- B. Razavi. "Design of Analog CMOS Integrated Circuits", Mc Graw Hill, 2001.
- M. Liu. "Demystifying Switched-Capacitor Circuits", Newnes, 2006.
- R. Jacob Baker. "CMOS Mixed Signal Circuit Design". Wiley-IEEE Press. 2002.

g.3 Otros recursos telemáticos (píldoras de conocimiento, blogs, videos, revistas digitales, cursos masivos (MOOC), ...)

h. Recursos necesarios

Serán necesarios los siguientes recursos, todos ellos facilitados por la UVa o el profesor:

- Las clases teóricas se realizarán mediante presentaciones power-point.
- Para llevar a cabo las prácticas de laboratorio se utilizará un entorno de diseño y simulación de circuitos integrados CMOS.

i. Temporalización

BLOQUE TEMÁTICO ÚNICO

CARGA ECTS	PERIODO PREVISTO DE DESARROLLO
6 ECTS	Período lectivo completo correspondiente al primer cuatrimestre del curso académico: Semanas 1-15

5. Métodos docentes y principios metodológicos

- Clase magistral participativa
- Aprendizaje basado en resolución de casos prácticos

6. Tabla de dedicación del estudiante a la asignatura

ACTIVIDADES PRESENCIALES o PRESENCIALES A DISTANCIA ⁽¹⁾	HORAS	ACTIVIDADES NO PRESENCIALES	HORAS
Clases teórico-prácticas (T/M)	30	Estudio y trabajo autónomo individual	60
Clases prácticas de aula (A)	0	Estudio y trabajo autónomo grupal	30
Laboratorios (L)	30		
Total presencial	60	Total no presencial	90
TOTAL presencial + no presencial			150

(1) Actividad presencial a distancia es cuando un grupo sigue una videoconferencia de forma síncrona a la clase impartida por el profesor.

7. Sistema y características de la evaluación

INSTRUMENTO/PROCEDIMIENTO	PESO EN LA NOTA FINAL	OBSERVACIONES
Trabajo realizado en el laboratorio y entrega de guiones de laboratorio	40%	Es condición necesaria (pero no suficiente) para superar la asignatura realizar todas las prácticas de laboratorio.
Examen final escrito	60%	Es condición necesaria (pero no suficiente) para superar la asignatura aprobar el examen final.

CRITERIOS DE CALIFICACIÓN

- **Convocatoria ordinaria:**
 - Si un alumno no realiza todas las prácticas y entregas requeridas, o no se presenta al examen, su calificación será “No presentado”. Si un alumno no alcanza la calificación mínima requerida en el examen, su calificación final en la asignatura será el mínimo entre el valor calculado según la ponderación descrita en la tabla y 4.5.
- **Convocatoria extraordinaria (*):**
 - Si en alguna de las dos partes de la evaluación el alumno ha aprobado, se mantendrá la calificación. El alumno tiene la posibilidad de entregar las prácticas requeridas durante el curso, pero en caso de no hacerlo, tendrá que realizar un examen de prácticas que se valorará sobre el 40 % de la nota. Examen final escrito sobre el 60 % de la nota.

(*) Se entiende por convocatoria extraordinaria la segunda convocatoria.

Art 35.4 del ROA 35.4. La participación en la convocatoria extraordinaria no quedará sujeta a la asistencia a clase ni a la presencia en pruebas anteriores, salvo en los casos de prácticas externas, laboratorios u otras actividades cuya evaluación no fuera posible sin la previa realización de las mencionadas pruebas.

<https://secretariageneral.uva.es/wp-content/uploads/VII.2.-Reglamento-de-Ordenacion-Academica.pdf>

8. Consideraciones finales